Final de Arquitectura de Computadoras – Mesa 04/23

1. E/S.
2. ¿Cómo es la estructura de un módulo de E/S?
3. Describa las características funcionales del acceso directo a memoria (DMA).
4. SEGMENTACION DE CAUCE.
5. Definición.
6. Rendimiento.
7. Describa el problema y posibles soluciones ante riesgos por transferencia de control de programa.
8. MEMORIA CACHE.
9. Si se pretende mejorar el tiempo de acceso medio a memoria cache. ¿Sobre qué parámetros será necesario trabajar y propone como medida para hacerlo?
10. Compare las correspondencias entra la MP y la caché. ¿Cómo se determina, en cada caso, la hilera/fila de ubicación de un bloque de palabras provenientes de la MP? Ejemplifique.
11. PROCESADORES SUPERESCALARES.
12. ¿Cuáles son las características distintivas?
13. Compare las políticas de emisión de instrucciones.
14. Elija una alternativa de emisión/finalización y justifique.
15. PROCESAMIENTO PARALELO.
16. Describa las 4 variantes de arquitectura de la Taxonomía de Flynn.
17. Compare los sistemas MP y clusters.